

#POSTECH #학부생 연구인턴 #DISU399



전자공학 연구분야에 관심있는 우수 학생들을 초청합니다!

- 일정:** 4/18(월) ~ 5/9 (월) ① 포스텍에 온라인 신청서 제출
 ② 소속대학 혁신공유대학사업단(차세대반도체)에 포스텍 여름학기 학점교류 신청 ※ 소속대학에 학점교류 신청 기간 확인 필수
- 5/10 (화) ~ 5/11 (수) 학생 선발 (온라인 면담 등)
- 5/13 (금) 선발된 학생 대상 수강신청 안내
- 5/13 (금) ~ 5/16 (월) 여름방학 계절학기 수강 신청
- 7/4 (월) ~ 8/12 (금) 포스텍 캠퍼스에서의 연구활동
 ※ 생활관 상황에 따라 ±1주 앞뒤로 변동될 수 있음



온라인 신청서 제출: 우측 상단 QR코드 또는 웹페이지 (https://bit.ly/POSTECH_DISU399)

NO	교수님 성함	연구주제
1	강석형	딥러닝 기반 반도체 설계 자동화 연구 1. early-stage prediction place & route 단계에 기존 디자인 학습을 통해 DRV 및 timing violation 예측 2. GCN+RL 을 이용한 회로 동작 예측 회로 netlist 를 GCN 형태로 학습시켜 SPICE simulation 대비 빠른 결과 얻기
2	공병돈	제1원리방법을 이용한 2차원 상변이 물질 연구
3	김병섭	학생수준과 흥미에 맞추어 논의 후 결정 1. PCB설계 2. Metaheuristic 최적화 소프트웨어 설계 3. 딥러닝을 이용한 최적화 알고리즘 개발 4. 고속 I/O 수신기 칩 설계 5. 고속 회로 셀의 Layout 설계 6. 디지털 합성 툴을 이용한 아날로그 합성 7. Spectre 자동화 루틴 생성 8. Pcell / DRC parsing 9. Post-layout 등 CAD 자동화 루틴 작성 10. 기타: Linux, Cadence, Python 등의 튜토리얼 및 매뉴얼 작성
4	이문주	1. 이온 트랩 양자컴퓨터를 위한 레이저 주파수 안정화 2. FPGA 기반의 양자컴퓨팅 실험 환경 조성 3. 양자컴퓨팅 칩 개발을 위한 반도체 공정 기술 연습
5	정윤영	1. 뉴로모픽 인공지능 반도체 기술 2. 지능형 웨어러블 디바이스를 이용한 헬스케어 모니터링
6	최수석	1. 다파장 및 Color 변환 Dynamic 파장 조절 기술 2. Stretchable Electronics / Deformable 디스플레이 기술 (Rollable, Bendable 등) 3. Ferroelectric 소자 4. Chiral pixel LASER 기술
7	홍원빈	1. 반도체 웨이퍼의 전기적 특성 추출 실험 및 data 분석 기술 2. Fan out Wafer level Package 기반 무선 통신 회로 설계

문의처: POSTECH 혁신공유대학 사업단 054) 279-5074~5, godls1039@postech.ac.kr